

12

A Asus4 A/D Dsus2

T
A
B

14

A Asus4 A/D Dsus2

T
A
B

16

A Asus4 A/D Dsus2 Bm E

T
A
B

19

Bm E

T
A
B

9 7 9 7 6 6 | 6 9 9 7 7 9 | 9 7 9

T
A
B

0 0 0 0 0 0 0 0 0 0 0 0 0 | 3 3 3 3 3 3 3 3 0 | (0) 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0
1 1 1 1 1 1 1 1 1 1 1 1 1 | 4 4 4 4 4 4 4 4 1 | (1) 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1
2 2 2 2 2 2 2 2 2 2 2 2 2 | 2 2 2 2 2 2 2 2 2 | (2) 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2
0 0 0 0 0 0 0 0 0 0 0 0 0 | 0 0 0 0 0 0 0 0 0 | (0) 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0

Gtr III

T
A
B

19-21
16-18

[illegible]

25

Dsus2 A Asus4 A/D Dsus2

T
A
B

T
A
B

22 22 24 21 (21) 19 21 19 21 (21) 24 22 24 21
19 19 21 (18) 16 18 16 18 (18) 21 19 21 18
21

28

A Asus4 A/D Dsus2 A Asus4 A/D

B Verse 1

T A B

19 21 19 21 (21) 22 22 (22)

16 18 16 18 (18) 19 19 (19)

C Pre-Chorus 1

[illegible]

43

Dsus2 A Asus4 A/D Dsus2

Gtr I

T
A
B

Gtr II

T
A
B

D Chorus 1

46

Bm E Bm E

T
A
B

6 9 9 7 7 9 (9) 9 7 9 7 6 6 6 9 9 7 7 9

T
A
B

3 3 3 3 3 3 3 3 0 0 (0) 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 3 3 3 3 3 3 3 3 0
4 4 4 4 4 4 4 4 1 1 (1) 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 4 4 4 4 4 4 4 4 1
2 2 2 2 2 2 2 2 2 2 (2) 2 0

A Asus4 A/D Dsus2

T
A
B

Gtr III

T
A
B

52

A Asus4 A/D Dsus2

T
A
B

T
A
B

T
A
B

A Asus4 A/D Dsus2

54

T 6 6 6 6 6 6 6 7 7 6 6 6 6 6 6 6 6 7 7

A 6 6 6 6 6 6 6 7 7 6 6 6 6 6 6 6 6 7 7

B 6 6 6 6 6 6 6 7 7 6 6 6 6 6 6 6 6 7 7

T 2 2 2 2 2 2 2 3 3 3 3 3 3 3 3 3 3 3 3

A 2 2 2 2 2 2 2 3 3 3 3 3 3 3 3 3 3 3 3

B 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0

T 19 21 19 21 (21) 24 22 24 21

A 16 18 16 18 (18) 21 19 21 18

B 16 18 16 18 (18) 21 19 21 18

A Asus4 A/D Dsus2 A Asus4 A/D

56

E Verse 2

T 6 6 6 6 6 6 6 7 7 6 6 6 6 6 6 6 6 7 7

A 6 6 6 6 6 6 6 7 7 6 6 6 6 6 6 6 6 7 7

B 6 6 6 6 6 6 6 7 7 6 6 6 6 6 6 6 6 7 7

T 2 2 2 2 2 2 2 3 3 3 3 3 3 3 3 3 3 3 3

A 2 2 2 2 2 2 2 3 3 3 3 3 3 3 3 3 3 3 3

B 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0

T 19 21 19 21 (21) 22 22 (22)

A 16 18 16 18 (18) 19 19 (19)

B 16 18 16 18 (18) 19 19 (19)

[illegible]

71

Dsus2 A Asus4 A/D Dsus2

Gtr I

T
A
B

Gtr II

T
A
B

G Chorus 2

A Asus4 A/D Dsus2

T
A
B

Gtr III

T
A
B

80

A Asus4 A/D Dsus2

T
A
B

T
A
B

T
A
B

A Asus4 A/D Dsus2

82

T
A
B

T
A
B

T
A
B

A Asus4 A/D Dsus2 A Asus4 A/D

84

T
A
B

T
A
B

T
A
B

87

Dsus2 A Asus4 A/D Dsus2

Gtr II

T
A
B

Gtr III

T
A
B

90

A Asus4 A/D Dsus2 A Asus4 A/D

H **Outro**

T 2 2 2 2 2 2 2 3 3 0 (0) 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 2 2 2 2 2 2 3 3 0

A 2 2 2 2 2 2 2 3 3 0 (0) 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 2 2 2 2 2 2 3 3 0

B 0 0 0 0 0 0 0 0 0 0 (0) 0

T 19 21 19 21 (21) 24 22 21 (21) 19 21 19 21

A 16 18 16 18 (18) 21 10 18 (18) 16 18 16 18

B 24 21

93

Dsus2 A Asus4 A/D Dsus2

T A B

22 22 24 18 (21) 22 21 24 18 (24) 24 22 22 24

19 19 21 (18) 21 21 21 19 21

96

A Asus4 A/D Dsus2 A Asus4 A/D

T A B

22 24 24 24 (24) 21 21 22 21 (21) 22 21 22 24

21 21 23 (23) 19 19 21 18 (18) 21 18 21

99

Dsus2 A = 97 Asus4 A/D = 57

T A B

24 22 22 24 (24) 22 24 22 24 (24)

21 19 21 21 21